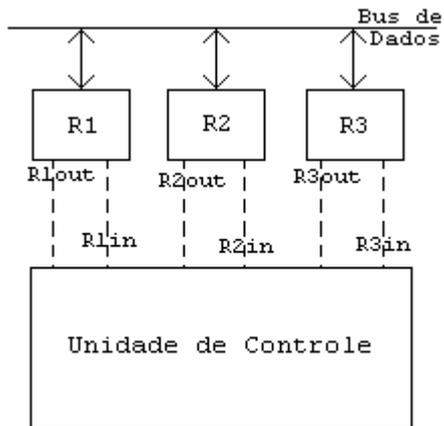


Laboratório de Arquitetura de Computadores

1º Trabalho - 2007

Para o dia 05/03/2007 (sem prorrogação)

Fazer um projeto de uma mini cpu parcial com a seguinte topologia



Esta mini cpu parcial deverá executar as instruções
XCHG RiRj

Entregar:

1. 1 – Documento de especificação
 - 1.1. – Propósito do projeto
 - 1.2. – Descrição textual do projeto com a topologia da CPU
 - 1.3. – Especificação
 - 1.3.1. – Registradores (tamanho)
 - 1.3.2. – Códigos das instruções (OPCODE)
 - 1.3.3. – Unidade de Controle: Sinais e seus significados
 - 1.3.4. – Bibliografia
2. – Código VHDL/Arquivo de estímulos com a execução das 3 instruções